**2.2. Составление логических функций и логических схем**

3. Построить логические схемы на элементах И-НЕ, реализующие следующие ЛФ:

3.9 у=х\_1∙х\_2∙х ̅\_3∙х\_4+х ̅\_1∙х\_2∙х\_3∙х ̅\_4+х ̅\_1∙х ̅\_2∙х ̅\_3∙х\_4+х\_1∙х ̅\_2∙х\_3∙х ̅\_4;

**2.6. Типовые логические устройства**

3. Составьте схему фрагмента шифратора, на выходе которого должен устанавливаться четырехэлементный код 1001 при возбуждении входа № 5.

17. Запишите число, равное наибольшему количеству информационных входов, которое можно получить при расширении разрядности мультиплексоров, используя только 4-х разрядные.

28. На 4-х разрядных вычитающих счетчиках составьте схему делителя с устанавливаемым коэффициентом деления, равном 60.